



Comisión Interministerial de Ciencia y
Tecnología

Currículum vitae

Nombre: Joan Oliver Malagelada
Fecha: 9 de enero de 2006

APELLIDOS: Oliver Malagelada

NOMBRE: Joan

SEXO: Hombre

DNI:40295699 FECHA DE NACIMIENTO: 12/04/1961 N° FUNCIONARIO:4029569935 A0504

DIRECCION PARTICULAR: C/Francesc Oller, 84, 2º 1a

CIUDAD:Terrassa

CODIGO POSTAL:08225

TELEFONO:93.7890362

ESPECIALIZACIÓN : Circuitos digitales. Diseño y test de circuitos integrados y microsistemas

FORMACIÓN ACADÉMICA

LICENCIATURA/INGENIERIA Física CENTRO Facultad de Ciencias (UAB) FECHA 1984

DOCTORADO en Informática. Universitat Autònoma de Barcelona

DIRECTOR DE TESIS: Dra. Elena Valderrama

SITUACIÓN PROFESIONAL ACTUAL

ORGANISMO: Universitat Autònoma de Barcelona

FACULTAD, ESCUELA o INSTITUTO DEL C.S.I.C.: Escola Tècnica Superior d'Enginyeria

DEPT./SECC./ UNIDAD ESTR.: Informàtica

CATEGORIA PROFESIONAL Y FECHA DE INICIO: Prof. Titular de Universidad15-07-91

DIRECCION POSTAL: Dpt. d'Informàtica, Univ. Autònoma de Barcelona, 08193 Bellaterra

TELEFONO (indicar prefijo, número y extensión): 93 581 30 41

ACTIVIDADES ANTERIORES DE CARACTER CIENTIFICO O PROFESIONAL

<i>FECHAS</i>	<i>PUESTO</i>	<i>INSTITUCION</i>
1984-02/1986	Contrato CAYCIT	Dpto. Informática (UAB)
04/1987-02/1990	Centro Nacional de Microelectrónica (CSIC)	Becario FPI (Microelectrónica)
03/1990-07/1991	Dpto. de Informática (UAB)	Prof. Escuela Universitaria (Interino)

Líneas de investigación

Diseño y test de circuitos integrados. Microsistemas. System on chip.

IDIOMAS DE INTERES CIENTIFICO (R=regular,B=bien,C=correctamente)

<i>IDIOMA</i>	<i>HABLA</i>	<i>LEE</i>	<i>ESCRIBE</i>
Inglés	Bien	Correctamente	Bien
Francés	Bien	Bien	Bien

PARTICIPACION EN PROYECTOS DE INVESTIGACION FINANCIADOS

Título del proyecto: IDEA: Implementación de una metodología de Diseño para la Integración de microsistemas en una Arquitectura distribuida.

Entidad financiadora: CICYT TIC2002-01048

Entidades participantes: UAB

Duración, desde: 1/12/2002 hasta: 1/12/2005 Cuantía de la subvención: 134375E

Investigador responsable: Carles Ferrer (CNM-IMB)

Título del proyecto: Implantable Telemetric Unit for Bio-Medical Research (ITUBR). INCO-950.917

Entidad financiadora: INCO-DC Programme (ESPRIT) Cuantía de la subvención: 134375 Euros (parte CNM)

Entidades participantes: CCC, CINVESTAV, CNM, UCL, ULA

Duración, desde: 03/1996 hasta: 03/1998

Investigador responsable: Elena Valderrama Vallés.

Título del proyecto: ARIES Análisis del Rendimiento en la Implantación de una Estrategia de test para MCMs con Substrato activo. TIC-96-0808.

Entidad financiadora: Comisión Interdepartamental de Ciencia y Tecnología

Entidades participantes: Universitat Autònoma de Barcelona

Duración, desde: 07/1996 hasta: 07/1997 Cuantía de la subvención: 6010 euros

Investigador responsable: Joan Oliver Malagelada

Título del proyecto: Arquitectura e interfaces en UNICORN, Unidad de Interconexión para redes IEEE 802.6 e IEEE 802.3 con nodo ATM . TIC-94-0839-PB

Entidad financiadora: Comisión Interdepartamental de Ciencia y Tecnología

Entidades participantes:

Duración, desde: 06/1992 hasta: 06/1996

Investigador responsable: Luis París García.

Título del proyecto: Integración de sensores de corriente en una estrategia de diseño de celdas de biblioteca.

Entidad financiadora: Universidad Politécnica de Cataluña y Centro Nacional de Microelectrónica

Entidades participantes: Univ. Politécnica de Cataluña, UAB, Centre Nacional de Microelectrónica

Duración, desde: 01-93 hasta: 09-94

Investigador responsable: A. Rubio, C. Ferrer

Título del proyecto: Desarrollo de una biblioteca de celdas testable.

Entidad financiadora: Centro Nacional de Microelectrónica

Entidades participantes: UAB, Centre Nacional de Microelectrónica

Duración, desde: 01-91 hasta: 06-93

Investigador responsable: C. Ferrer

Título del proyecto: Sistema de ayuda a la síntesis de circuitos integrados digitales

Entidad financiadora: Comisión Asesora de Investigación Científica y Técnica (CAYCIT).

Entidades participantes: UAB

Duración, desde: 1984 hasta: 1986

Investigador responsable: Jordi Aguiló.

PARTICIPACION EN PROYECTOS DE DIFUSIÓN DE LA INVESTIGACIÓN FINANCIADOS

Título del proyecto: Microelectronic-Based Low power Techniques for Microsystems and Neural Applications. N° Contrato Institucional: 29438-IC-1-2002-1-ES-ERASMUS-IPUC-7.

Entidad financiadora: Commission of the European Communities: Education and Culture Directorate-General
Entidades participantes: Universitat Autònoma de Barcelona (Coordinadora), Université Catholique de Louvain (Bélgica),
Universitate degli Studi di Genova (Italia), Université Sciences et Technologies de Lille (Francia)
Curso: 2002/03 Cuantía de la subvención: 15840 Euros
Investigador responsable: Joan Oliver
Número de investigadores participantes: 6

Título del proyecto: Low Power Design Techniques and Neural Applications. N° Contrato Institucional: 29438-IC-5-2000-1-ES-ERASMUS-EPS-1.

Entidad financiadora: Commission of the European Communities: Education and Culture Directorate-General
Entidades participantes: Universitat Autònoma de Barcelona (Coordinadora), Université Catholique de Louvain (Bélgica),
Universitate degli Studi di Genova (Italia), Université Sciences et Technologies de Lille (Francia)
Curso: 2001/02 Cuantía de la subvención: 13860 Euros
Investigador responsable: Joan Oliver
Número de investigadores participantes: 6

Título del proyecto: Técnicas de diseño de baja potencia y aplicaciones neurales. N° Contrato Institucional: 29438-IC-3-1998-1-ES-ERASMUS-EPS-1.

Entidad financiadora: Commission of the European Communities: Education and Culture Directorate-General
Entidades participantes: Universitat Autònoma de Barcelona (Coordinadora), Université Catholique de Louvain (Bélgica),
Universitate degli Studi di Genova (Italia), Université Sciences et Technologies de Lille (Francia)
Curso: 1999/00 Cuantía de la subvención: 10297 Euros
Investigador responsable: Joan Oliver
Número de investigadores participantes: 6

Título del proyecto: El MOS en aplicaciones de baja potencia: Modelos

Entidad financiadora: Commission of the European Communities: Education and Culture Directorate-General
Entidades participantes: Universitat Autònoma de Barcelona (Coordinadora), Université Catholique de Louvain (Bélgica),
Université Sciences et Technologies de Lille (Francia)
Curso: 1997/98 Cuantía de la subvención: 4016 Euros
Investigador responsable: Joan Oliver
Número de investigadores participantes: 4

PUBLICACIONES

Autores (p.o. de firma): R. Aragonés, J. Oliver, C. Ferrer

Título: Self-Adaptive A/D Converter Based on a Frequency Based Acquisition Method for Smart Sensors Applications.

Editorial (si libro): Proc. IEEE Internacional Symposium on industrial Electronics 2005

CL Volumen: 3 Páginas, inicial: 1055-1060 Fecha: 20-23 Junio del 2005

Ref. ISBN: 0-7803-8738-4 Clave: CL. Fecha: 2005

Autores (p.o. de firma): J. Oliver, M. prim

Título: Mixed-Project-Based Learning Methodology in Computer / Electronic Engineering

Editorial (si libro): ACM Special Interest Group for Information technology Education

ISBN: 1-59593-252-6 Clave: CL. Fecha: 2005

Autores (p.o. de firma): R. Aragonés, C. Ferrer, J. Oliver

Título: Use of a PSoC™ Component in a Frequency Based Acquisition Method for Smart Sensors Applications.

Editorial (si libro): IEEE International Conference on Industrial Technology

Volumen: 3, pp: 1357-1362

Ref. ISBN: 0-7803-8663-9 Clave: CL. Fecha: 2004

Autores (p.o. de firma): B. Lorente, J. Oliver, C. Ferrer

Título: IBIS Bus: towards a distributed architecture for MEMS integration.

ISSN: 0924-4247. Clave:A. Revista Sensors and Actuators A. Páginas:470-475. Fecha: 2004

Editorial. Elsevier Science

Autores (p.o. de firma): R. Aragonés, C. Ferrer, J. Oliver

Título: A PSoC™ Component for Frequency Based Acquisition Applications.

Editorial (si libro): Proc. IV Jornadas de Computación Reconfigurable y Aplicaciones (JCRA'2004). pp: 661-666

Ref. ISBN: 84-688-7667-4 Clave: CL. Fecha: 2004

Autores (p.o. de firma): O. Mocanu, J. Oliver

Título: Software Optimisation for Low Power Applications. Case Study of the MC68HC908GP32 Microcontroller

Editorial (si libro): IWS'2004 (Cartagena de Indias (Colombia))

Ref. ISBN: 958-53-5900-9 (CDROM) Clave: CL. Fecha: 2004

Autores (p.o. de firma): J. Oliver, O. Mocanu, C. Ferrer

Título: Energy Awareness through Software Optimisation as a Performance Estimate: Case Study of the MC68HC908GP32 Microcontroller

Editorial (si libro): Proceedings of the Fourth International Microprocessor Test and Verification. IEEE Computer Society, Piscataway, NJ

Ref. ISBN: 0-7695-2045-6 Clave: CL. Páginas: 111-final: 116. Fecha: 2003

Autores (p.o. de firma): C. Ferrer, B. Lorente, J. Oliver.

Título: "Towards a distributed architecture for MEMS integration". EUROSENSORS XVII Conference (Guimarães), Edit. Univ. do Minho (Portugal)

Ref. ISBN: 972-98603-1-9. Clave: CL. Páginas: 679- 680. Fecha: 2003

Autores (p.o. de firma): J. Oliver (Editor y autor), D. Flandre, A. Kaiser, M. Valle, N. Barniol, O. Mocanu, A. Uranga

Título: Low Power Techniques and Neural Applications in Microelectronics

Ref. ISBN: 84-922529-6-0 Clave: E, L. Fecha: 2001

Editor Joan Oliver. Editorial Centre de Visió per Computador. Lugar de publicación: UAB. Bellaterra

Autores (p.o. de firma): O.D. Mocanu, J. Oliver, F. Santamaría, J.M. Bower

Título: Branching point effect on the passive properties of the granule cell axon.

Ref. ISSN: 0925-2312/00. Revista Neurocomputing. Clave: A. Volumen: 32-33, Issue 1-4. Páginas: 207- 212. Fecha: 2000
Editorial: Elsevier Science

Autores (p.o. de firma): O.D.Mocanu, J.Oliver

Título: Fault-Tolerant Memory Architecture Against Radiation-Dependent Errors: A Mixed Error Control Approach. Journal of Microelectronic Testing (JETTA): Theory and Applications, nº 14.

Ref. ISSN: 0923-8174. Clave:A. Revista Microelectronic Testing (JETTA): Theory and Applications, nº 14.

Páginas:167 -178. Fecha: 1999

Editorial. Kluwer Academic Publishers

Autores (p.o. de firma): O.Mocanu, J.Oliver

Título: Self-Disconnecting Current Sensors.

Clave: CL. Memorias del V Workshop Iberchip. Lima(Perú). Páginas, inicial:157- 162. Fecha: 1999

Autores (p.o. de firma): O.D.Mocanu, J.Oliver

Título: GENESIS as a Neural Simulator. Temporal influence on Action Potential.

Ref. ISBN: 84-8416-950-2. Clave: CL Libro: Proc. International Conference Wiener's Cybernetics: 50Years of Evolution. Las Palmas de Gran Canaria Páginas:159-160. Fecha: 1999

Autores (p.o. de firma): J. Oliver, C. Ferrer

Título: Diseño de Sistemas Digitales: Introducción Práctica.

Ref. ISBN: 84-490-1445-X Libro. Editorial (si libro): Servicio de Publicaciones de la Universidad Autónoma de Barcelona.

Fecha: 1998

Autores (p.o. de firma): O.Mocanu, J.Oliver

Título: A New Analog Parametric Self-Disconnecting BIC Sensor Class. IEEE International Workshop on Iddq Testing.

Ref. ISBN: 0-8186-9191-3 Clave: CL. Editorial/Libro: IEEE Computer Society. Digest of Papers Lugar de publicación: San José (California).

Páginas: 78-81. Fecha: 1998

Autores (p.o. de firma): O.Mocanu, J.Oliver

Título: A Flexible Memory Block Recovering Strategy Using Mixed Error Control Techniques.

IEEE European Test Workshop.

Clave:CL . Páginas:10-14. Fecha: 1998

Editorial (si libro): IEEE Computer Society and Universitat Politècnica de Catalunya

Lugar de publicación: Sitges

Autores (p.o. de firma): O.Mocanu, J.Oliver, LI.Terés

Título: Design of a New Watchdog Processor: Structure and Implementation.

Clave: CL.Proc. of the IV Workshop Iberchip. Lugar de publicación: Mar del Plata (Argentina).

Página: 120-128. Fecha: 1998

Autores (p.o. de firma): Joan Oliver

Título: Analog/Hybrid Circuit, Iddq, and MCM Test Trends. Prof.Dr. Mircea Vladutiu. "1997.

Ref. 08180-94 "INTERCON". Structural Joint European Project

Clave: L. Fecha: 1997

Editorial (si libro): Politehnica" University of Timisoara. Romania.

Autores (p.o. de firma): D.Marín, J.Escudero, J.Oliver, D.Flandre.

Título: CONNAN: A Computer-Aided Design Tool Based on Sharing Information for Analog Circuit Sizing. PATMOS. 1997

Ref. revista X Libro:

Clave: CL Volumen: Páginas, inicial: final: Fecha: 1997

Autores (p.o. de firma): O.Mocanu, M.Vladutiu, J.Oliver, L.I.Terés
Título: Design of a New Watchdog Processor, Structure and Implementation. Case Study on DMP Microprogrammed Processor.
CSCS11, Proc. 11th International Conference on Control Systems and Computer Science.
Ref. revista X Libro:
Clave: CL Volumen: II Páginas, inicial:14 final:18 Fecha: 1997
Lugar de publicación: University Politehnica of Bucharest.

Autores (p.o. de firma): J. Oliver, M. Rullán, H. Kerkhoff
Título: Análisis del rendimiento y coste de estructuras de test sobre substrato activo en MCMs. Proc. of the Design of Integrated Circuits and Systems (DCIS'96)
Ref. ISBN: 84-89.349-83-5 revista: X Libro
Clave: CL Volumen: Páginas, inicial: 173 final: 178 Fecha: 1996
Editorial (si libro): CPDA
Lugar de publicación: Barcelona

Autores (p.o. de firma): J.Oliver, H.Kerkhoff
Título: A Cost Analysis Study for Testability Purposes on Silicon Active Substrate. IEEE Transactions on Components, Packaging, and Manufacturing Technology .
Ref. ISSN: 1070-9886 X revista Libro:
Clave: A Volumen: 19 Páginas, inicial:179 final:185 Fecha: 1996

Autores (p.o. de firma): O.Mocanu, M.Vladutiu, J.Oliver, L.I.Terés
Título: Design of a New Watchdog Processor, Structure and Implementation [Case Study on DMP Microprogrammed Processor]. The International Conference of Technical Informatics. Proc. of the Computer Science and Engineering.
Ref. ISSN: 1224-600X X revista Libro:
Clave: A Volumen: I Páginas, inicial:59 final:66 Fecha: 1996
Lugar de publicación: Special Ussue of the Universitatii "Politehnica" din Timisoara Transactions on Automatic Control and Computer Science and Engineering

Autores (p.o. de firma): J.Oliver, H.Kerkhoff.
Título: Test structures on MCM active substrate. Is it worthwhile?. IEEE European Design and Test Conference '96 (París).
Ref. ISSN: 1066-1409, ISBN: 0-8186-7423-7. revista X Libro:
Clave: CL Volumen: Páginas, inicial:126 final:130 Fecha: 1996
Editorial (si libro): IEEE Computer Society Press.
Lugar de publicación: París

Autores (p.o. de firma): D.Marin, D.Flandre, J.Carabina, J.Oliver
Título: Aplicación de la metodología gm/ld: Diseño de un detector de portadora para RF en tecnología SOI. XI congreso de diseño de circuitos integrados.
Ref. revista X Libro:
Clave: CL Volumen: Páginas, inicial: final: Fecha: 1996

Autores (p.o. de firma): M. Rullán, C. Ferrer, D. Mateo, J. Oliver y A. Rubio.
Título: Analysis of Iddo and Isso Testing Implementation and Circuit Partitioning. IEEE European Design and Test Conference'96 (París).
Ref. ISSN: 1066-1409, ISBN: 0-8186-7423-7 revista: X Libro
Clave: A Volumen: Páginas, inicial: 584 final: 588 Fecha: 1996
Editorial (si libro): IEEE Computer Society Press (París)
Lugar de publicación: París

Autores (p.o. de firma): J.Oliver, H.Kerkhoff.
Título: Cost Analysis Study of Deposited MCM Active Substrates for Testability Purposes. IEEE MultiChip Module Conference'96.

Ref. ISBN: 0-8186-7286-2. revista X Libro:
Clave: CL Volumen: Páginas, inicial: 80 final:85 Fecha: 1996
Editorial (si libro): IEEE Computer Society Press
Lugar de publicación: Santa Cruz, California

Autores (p.o. de firma): M. Rullán, C. Ferrer, D. Mateo, J. Oliver, A. Rubio.
Título: Overhead Bounds in Standard Cell based IDDQ Partitioned ICs. Proceedings II ARQUIMEDES Workshop on Synthesis of Testable Circuits (Barcelona).

Ref. ISBN: 84-7653-484-1 revista: X Libro
Clave: CL Volumen: Páginas, inicial: 47 final: 52 Fecha: 1995
Editorial (si libro): Universitat Politècnica de Catalunya
Lugar de publicación: Barcelona

Autores (p.o. de firma): M. Rullán, C. Ferrer, J. Oliver, D. Mateo, A. Rubio
Título: Analysis of IDDQ Testing Implementation and Circuit Partitioning for a CMOS Cell-Based Design. Journal of Microelectronic Systems Integration.

Ref. ISSN: 1070-0056 revista: X Libro
Clave: Volumen: 3, nº3 Páginas, inicial: 173 final: 187 Fecha: 1995
Editorial (si libro): Plenum Publishing Corporation

Autores (p.o. de firma): M.Rullán, J.Oliver, C.Ferrer, F.C.Blom
Título: Testability Enhancement of a basic set of CMOS Cells. Quality and Reliability Eng. International.

Ref. CCC 0748-8017/94/040279-10 ISSN: 0748-8017 revista: X Libro
Clave: A Volumen: 10 Páginas, inicial: 279 final: 288 Fecha: 1994
Editorial (si libro): John Wiley & Sons
Lugar de publicación:

Autores (p.o. de firma): M.Rullán, J.Oliver, C.Ferrer, F.C.Blom
Título: Testability Enhancement of a basic set of CMOS Cells. Quality and Reliability Eng. International.

Ref. CCC 0748-8017/94/040279-10 ISSN: 0748-8017 revista: X Libro
Clave: A Volumen: 10 Páginas, inicial: 279 final: 288 Fecha: 1994
Editorial (si libro): John Wiley & Sons
Lugar de publicación:

Autores (p.o. de firma): C. Ferrer, D. Mateo, J. Oliver, A. Rubio, M. Rullán
Título: An Approach to the developpement of a IDDQ testable cell library. Proceedings of the International Workshop on Defect and Fault Tolerance in VLSI Systems.

Ref. ISSN: 1063-6722, ISBN: 0-8186-6307-3 revista: X Libro
Clave: A Volumen: Páginas, inicial: 46 final: 54 Fecha: 1994
Editorial (si libro): IEEE Computer Society Press
Lugar de publicación: Montreal

Autores (p.o. de firma): J.Carrabina, E.Lecha, M.Moré, J.Oliver, Ll. Rabaneda
Título: Fabricación i Diseño de PCB's. Nota Técnica 75/94. Centro Nacional de microelectrónica.

Ref. revista: X Libro
Clave: S Volumen: Páginas, inicial: final: Fecha: 1994
Editorial (si libro):
Lugar de publicación: Centro Nacional de Microelectrónica.

Autores (p.o. de firma): M. Rullán, F.C. Blom, J. Oliver, C. Ferrer.
Título: Testability Enhancement Using Physical Design Rules in a CMOS Cell Library. Microprocessing and Microprogramming: The Euromicro Journal.

Ref. ISSN: 0165-6074 revista: X Libro
Clave: A Volumen: Páginas, inicial: 245 final: 248 Fecha: 1993
Editorial (si libro): Elsevier Science Publishers Lugar de publicación: North-Holland

Autores (p.o. de firma): F.C. Blom, J. Oliver, M. Rullán, C. Ferrer.

Título: Layout Level Design for Testability Strategy Applied to a CMOS Cell Library. Proceedings of the Defect and Fault Tolerance in VLSI Systems (DFT93) (Venice).

Ref. ISBN: 0-8186-3502-9. revista: X Libro
Clave: A Volumen: Páginas, inicial: 199 final: 206 Fecha: 1993
Editorial (si libro): IEEE Computer Society Press

Autores (p.o. de firma): M. Rullán, F.C. Blom, J. Oliver, C. Ferrer

Título: Layout Level Design for Testability Rules for a CMOS Cell Library. Proceedings of the EURO-DAC'93 Conference (Hamburgo). Editados por la (USA) pp. 214-218, 1993.

Ref. ISBN: 0-8186-4350-1 revista: X Libro
Clave: CL Volumen: Páginas, inicial: 214 final: 218 Fecha: 1993
Editorial (si libro): IEEE Computer Society Press
Lugar de publicación: USA

Autores (p.o. de firma): C.Ferrer, J.Oliver.

Título: Disseny de Sistemes Digitals.

Ref. revista X Libro
Clave: Volumen: Páginas, inicial: final: Fecha: 1993
Editorial (si libro): Editado por el Dpto. de Informàtica (UAB)

Autores (p.o. de firma): M. Rullán, J. Oliver, C. Ferrer

Título: Estudio de la testabilidad y de la detección de fallos de una biblioteca de celdas CMOS. Comunicaciones VI Escuela de Microelectrónica (Laredo). Microelectrónica 92: Tecnologías, Diseño, Aplicaciones,

Ref. ISBN: 84-8102-014-1 revista: X Libro
Clave: CL Volumen: Páginas, inicial: 218 final: 221 Fecha: 1992
Editorial (si libro): VI Escuela de Microelectrónica (Laredo)
Lugar de publicación: Laredo

Autores (p.o. de firma): J.Oliver, C.Ferrer, E.Valderrama.

Título: GENSCAN: Sistema de Ayuda a la Generación de Scan-Paths en Circuitos Integrados. Informàtica y Automàtica.

Ref.: ISBN: 0214-932X revista: X Libro
Clave: Volumen: 25-2 Páginas, inicial :33 final: 41 Fecha: 1992
Editorial (si libro): Edit. por la Asociación Española de Informàtica y Automàtica (AEIA).
Lugar de publicación:

Autores (p.o. de firma): C. Ferrer, J. Oliver, M. Rullán

Título: Sistemes de Test i Disseny per la Testabilitat en Circuits Mixtes. Informe científico 5/92 CNM (CSIC).

Ref. revista: X Libro
Clave: S Volumen: Páginas, inicial: final: Fecha: 1992
Editorial (si libro):
Lugar de publicación: : Centro Nacional de Microelectrónica (Barcelona)

Autores (p.o. de firma): J. Oliver, C. Ferrer, M. Rullán, N. Fàbregas, A. Alvarez

Título: Introducció a l'Arquitectura Boundary-Scan. Informe Científico nº 4/91.

Ref. revista: Libro
Clave: S Volumen: Páginas, inicial: final: Fecha: 1991
Editorial (si libro):
Lugar de publicación: Centro Nacional de Microelectrónica (Barcelona)

Autores (p.o. de firma): A. Alvarez, C. Ferrer, N. Fábregas, J. Oliver, M. Rullán.

Título: Caracterización de defectos en circuitos CMOS para su detección por lddo. Actas VI Jornadas de Diseño de Circuitos Integrados (Santander).

Ref. ISBN: 84-87412-61-0 revista: X Libro
Clave: CL Volumen: Páginas, inicial: 171 final: 175 Fecha: 1991
Editorial (si libro): VI Jornadas de Diseño de Circuitos Integrados (Santander)
Lugar de publicación: Santander

Autores (p.o. de firma): N. Fábregas, A. Alvarez, M. Rullán, C. Ferrer, J. Oliver

Título: Desarrollo de un Sistema de Test para Circuitos Integrados Analógico-Digitales. Actas VI Jornadas de Diseño de Circuitos Integrados (Cantabria).

Ref. ISBN: 84-87412-61-0 revista: X Libro
Clave: CL Volumen: Páginas, inicial: 359 final: 364 Fecha: 1991
Editorial (si libro): Jornadas de Diseño de Circuitos Integrados (Cantabria)
Lugar de publicación: Cantabria

Autores (p.o. de firma): A. Alvarez, N. Fábregas, C. Ferrer, J. Oliver, M. Rullán.

Título: Fault Characterization for IC Testing by Current Leakage Measurement. Proceedings of the ISMM International Society for Mini and Microcomputers (ISMM).

Ref. ISBN: 0-88986-147-1 revista: X Libro
Clave: CL Volumen: Páginas, inicial: 200 final: 203 Fecha: 1991
Editorial (si libro): ISMM International Society on Mini and Microcomputers (ISMM), Acta Press
Lugar de publicación: Trani (Italia)

Autores (p.o. de firma): J. Oliver, C. Ferrer, E. Valderrama.

Título: A Logic-Based Scan-Path Algorithm. Proc. of the 5th International Conference on Quality in Electronic Component, Failure Prevention, Detection and Analysis (Bordeaux).

Ref.: revista: X Libro
Clave: CL Volumen: Páginas, inicial: 555 final: 561 Fecha: 1991
Editorial (si libro):
Lugar de publicación:

Autores (p.o. de firma): J. Oliver, C. Ferrer, E. Valderrama.

Título: A Scan-Path Helping Tool . Proc. of the ISMM International Society for Mini and Microcomputers (ISMM) (Trani).

Ref.: ISBN: 0-88986-147-1 revista: X Libro
Clave: CL Volumen: Páginas, inicial: 104 final: 107 Fecha: 1991
Editorial (si libro): Acta Press (Trani)
Lugar de publicación:

Autores (p.o. de firma): M. Rullán, C. Ferrer, J. Oliver, E. Valderrama

Título: A prototype test system based on a logic analyzer. Proceedings of the International Symposium on Mini and Microcomputers (MIMI'90).

Ref. ISBN: 0-88986-159-1 revista: X Libro
Clave: CL Volumen: Páginas, inicial: 59 final: 61 Fecha: 1990
Editorial (si libro): . ISMM International Society on Mini and Microcomputers (ISMM), Acta Press
Lugar de publicación: Lugano

Autores (p.o. de firma): J. Oliver, C. Ferrer, E. Valderrama.

Título: Sistema generador de caminos internos en circuitos integrados. Comunicaciones V Escuela de Microelectrónica.

Ref.: ISBN: 84-338-1172-X. revista: X Libro
Clave: CL Volumen: Páginas, inicial: 317 final: 320 Fecha: 1990
Editorial (si libro): Edit. Univ. de Granada
Lugar de publicación:

Autores (p.o. de firma): C.Ferrer, J.Oliver, E.Valderrama.

Título: A new switch-level test pattern generator algorithm based on single path over a graph representation. Proc. de la European Design Automation Conference (Glasglow).

Ref.: ISBN: 0-8186-2024-2 revista: X Libro

Clave: CL Volumen: Páginas, inicial: 402 final: 406 Fecha: 1990

Editorial (si libro): Edit. IEEE Computer Society

Lugar de publicación:

Autores (p.o. de firma): J.Oliver, C.Ferrer, E.Valderrama.

Título: Condicions de Sincronització per Generadors de Scan. Actes Trobades Científiques de la Mediterrània (Microelectrònica) (Maó).

Ref.: ISBN: 84-393-1657-7 revista: X Libro

Clave: CL Volumen: Páginas, inicial: 113 final: 121 Fecha: 1989

Editorial (si libro): Edit. Comissió Interdepartamental de Recerca i Tecnologia de la Generalitat de Catalunya

Autores (p.o. de firma): C.Ferrer, J.Oliver, E.Valderrama

Título: Generació de Vectors de Test per a Circuits MOS a Nivell Interruptor. Actes Trobades Científiques de la Mediterrània (Microelectrònica) (Maó).

Ref.: ISBN: 84-393-1657-7 revista: X Libro

Clave: CL Volumen: Páginas, inicial: 135 final: 145 Fecha: 1989

Editorial (si libro): Edit. Comissió Interdepartamental de Recerca i Tecnologia de la Generalitat de Catalunya

Lugar de publicación:

Autores (p.o. de firma): C.Ferrer, J.Oliver, E.Valderrama.

Título: Una nueva estrategia para la generación de secuencias de test en circuitos CMOS descritos a nivel interruptor. Proc. V Jornadas de Diseño de Circuitos Integrados (La Rábida).

Ref.: ISBN: 84-7405-472-9 revista: X Libro

Clave: CL Volumen: Páginas, inicial: 349 final: 356 Fecha: 1989

Editorial (si libro): Edit. Univ. de Sevilla

Lugar de publicación:

Autores (p.o. de firma): J. Oliver, J. Carrabina, C. Ferrer, M. Ruano, M. Rullán

Título: Prototype Testing System for IC Design Training. Proceedings of International Symposium on Mini and Microcomputers (MIMI'88).

Ref. ISBN: 84-7488-121-8 revista: X Libro

Clave: CL Volumen: Páginas, inicial: 322 final: 325 Fecha: 1988

Editorial (si libro): Universitat Autònoma de Barcelona

Lugar de publicación: Barcelona

Autores (p.o. de firma): J.Carrabina, C.Ferrer, J.Oliver, E.Valderrama

Título: Sistemas self-timed en circuitos CMOS. Proc. del Simpósio de Electrónica das Telecomunicações (Porto).

Ref.: revista: X Libro

Clave: CL Volumen: Páginas, inicial: 18 final: 22 Fecha: 1988

Editorial (si libro): IEEE Computer Society

Lugar de publicación:

Autores (p.o. de firma): C.Ferrer, J.Carrabina, J.Oliver, E.Valderrama.

Título: Détection de fautes basée en graphs pour circuits intégrés NMOS. Proc. de la International Conference on Mini and Microcomputers (ISMM) (Zurich).

Ref.: ISBN: 0-88986-124-2 revista: X Libro

Clave: CL Volumen: Páginas, inicial: 129 final: 132 Fecha: 1987

Editorial (si libro): Acta Press

Lugar de publicación:

Autores (p.o. de firma): J.Oliver, C.Ferrer, E.Valderrama.

Título: Diseño de un multiplicador sistólico de 16 bits con camino de búsqueda. Actas IV Jornadas de Diseño Lógico, pp 83-88.
Edit. Universitat Autònoma de Barcelona. 1987.

Ref.: revista: X Libro

Clave: CL Volumen: Páginas, inicial: 83 final: 88 Fecha: 1987

Editorial (si libro):

Lugar de publicación:

Autores (p.o. de firma): C.Ferrer, J.P.Deschamps, J.Oliver, J.Carrabina.

Título: Generador de vectores de test para circuitos NMOS representados a nivel de transistores. Actas IV Jornadas de Diseño Lógico.

Ref.: revista: X Libro

Clave: CL Volumen: Páginas, inicial: 141 final: 146 Fecha: 1987

Editorial (si libro): Edit. Universitat Autònoma de Barcelona

Lugar de publicación:

Autores (p.o. de firma): C.Ferrer, J.P.Deschamps, J.Oliver, J.Carrabina, E.Valderrama.

Título: Generador de seqüències de test per circuits integrats NMOS. Qüestió

Ref.: ISBN: 0210-8054 CC UPC revista: Libro X

Clave: CL Volumen: 11 Páginas, inicial: 81 final: 91 Fecha: 1987

Editorial (si libro):

Lugar de publicación:

Autores (p.o. de firma): J.Oliver, E.Valderrama, C.Ferrer, J.Carrabina.

Título: Un multiplicateur systolique pour des larges nombres . Proc. of the ISMM International Symposium on Mini and Microcomputers(ISMM) (Lugano).

Ref.: ISBN: 0-88986-124-2 revista: X Libro

Clave: CL Volumen: Páginas, inicial: 124 final: 128 Fecha: 1987

Editorial (si libro): Acta Press

Lugar de publicación:

PARTICIPACION EN CONTRATOS DE INVESTIGACION DE ESPECIAL RELEVANCIA CON EMPRESAS Y/O ADMINISTRACIONES

Título del contrato/proyecto: MCM UC31750 microcontroller for embedded space application

Empresa/Administración financiadora: ESA, INISEL, GAME

Duración, desde: 01/1995 hasta: 06/1997

Investigador responsable: Lluís Terés.

Título del contrato/proyecto: Puesta a punto de un CAD para el desarrollo de Multichip Modules en SIMESA

Empresa/Administración financiadora: SIMESA y Centro Nacional de Microelectrónica

Entidades participantes: SIMESA-UAB

Duración, desde: 01/1993 hasta: 08/1994

Investigador responsable: Jordi Aguiló

Título del contrato/proyecto: Diseño del circuito SIFOWS (Small Serial Interface for an Office WorkStation) para FUJITSU Barcelona S.A.

Tipo de contrato:

Empresa/Administración financiadora: Dirección General de Electrónica e Informática, Centro Nacional de Microelectrónica y COMETT

Duración, desde: 1988 hasta: 1988

Investigador responsable: Jordi Aguiló

Título del contrato/proyecto: Test industrial de circuitos integrados.

Empresa/Administración financiadora: Telesincro S.A., Dpto. de Informática (UAB) y Centro Nacional de Microelectrónica

Duración, desde: 1984 hasta: 1987

Investigador responsable: Jordi Aguiló

ESTANCIAS EN CENTROS EXTRANJEROS

CENTRO: MESA. Universitat de Twente. Enschede

LOCALIDAD: Enschede

PAIS: Holanda

AÑO: 1994

DURACIÓN: 4 meses

CONGRESOS

Autores: J. Oliver , O. Mocanu

Título: Energy Awareness through Software Optimisation as a Performance Estimate: Case Study of the MC68HC908GP32 Microcontroller

Congreso: Microprocessor Test and Verification. Common Challenges and Solutions.

Lugar celebración: Austin (Texas)

Fecha: Mayo 2003

Autores: O. Mocanu, J. Oliver

Título: General Purpose Microprocessors Embedded Software Optimisation for Low Power Smart Sensor Applications - Case Study of the MC68HC908GP32 Microcontroller

Congreso: Advanced Engineering design.

Lugar celebración: Prague, Czech Republic

Fecha: June 2003

Autores: O.D.Mocanu, J.Oliver

Título: The effect of triaxial electrode stimulation on active neuronal processes

Congreso: II Simposi de recerca en neurociències.

Lugar celebración: Barcelona

Fecha: Junio 2003.

Autores: O.D.Mocanu, J.Oliver

Título: Branching point effects on the passive properties of the cerebellar granule cell axon

Congreso: II Simposi de recerca en neurociències.

Lugar celebración: Barcelona

Fecha: Junio 2003.

Autores: O.D.Mocanu, J.Oliver

Título: A Passive Featuring of the Cerebellar Granule Cell (The Branching Point Hypothesis).

Tipo de participación:

Congreso: Eight Annual Computational Neuroscience Meeting. Julio 1999.

Lugar celebración: . Pittsburgh (Pennsylvania)

Fecha: 1999

Autores: O.D.Mocanu, J.Oliver

Título: A Passive Featuring of the Cerebellar Granule Cell (The Branching Point Hypothesis).

Tipo de participación:

Congreso: Eight Annual Computational Neuroscience Meeting. Julio 1999.

Publicación:

Lugar celebración: . Pittsburgh (Pennsylvania)

Fecha: 1999

Autores: O.Mocanu, Ll. Terés, J.Oliver

Título: Design of a New Signaturing Algorithm Applied to a Concurrently On-Line Error Detecting Coprocessor.

Tipo de participación: Poster y acta. Páginas 225-226.

Congreso: IEEE European Test Workshop Compendium of Papers.

Publicación: Edit. por IEEE Computer Society and Universitat Politècnica de Catalunya. 1998. pp. 225-226

Lugar celebración: Barcelona

Fecha: 1998

Autores: O.Mocanu, M.Rullán, J.Oliver

Título: GENESIS. Entorno Integrado para Simulación Neuronal.

Tipo de participación:

Congreso: Ila Trobada Neurocientífica de la Universitat Autònoma de Barcelona. UAB. 1998.

Lugar celebración: Universitat Autònoma de Barcelona. UAB Fecha: 1998

Autores: O.Mocanu, C.Ferrer, J.Oliver

Título: A Flexible memory Block Recovering Strategy Using Mixed Control Techniques.

Tipo de participación:
Congreso: IFIP WG 10.1 & WG 10.7 Workshop on Modelling of Microsystems: Methods, Tools and Application Examples.
Lugar celebración: Stirling. UK Fecha: 1997

Autores: D.Marín, D.Flandre, J.Carabina, J.Oliver
Título: . "Aplicación de una metodología gm/Id: diseño de un detector de portadora para RF en tecnología SOI".
Tipo de participación: poster
Congreso: DCIS'96 Conference.
Lugar celebración: Sitges (Barcelona) Fecha: 1996

Autores: M. Rullán, J. Oliver, C. Ferrer.
Título: Comparison between Issq/Iddq testing implementations in CMOS cell-based design
Tipo de participación:
Congreso: IEEE Int. Workshop on Iddq Testing. Sponsored by IEEE Computer Society & The Institute of Electrical and Electronics Engineers. Edit. by Malaiya and Jayasumana, 1995. pp. 116-117.
Lugar celebración: Fecha: 1995

Autores: M. Rullán, C. Ferrer, D. Mateo, J. Oliver, A. Rubio.
Título: Circuit partitioning in CMOS cell-based design with IDDQ testing implementation
Tipo de participación: comunicación
Congreso: X Jornadas de Diseño de Circuitos Integrados y Sistemas.
Lugar celebración Zaragoza Fecha: 1995

Autores: C. Ferrer, D. Mateo, J. Oliver, A. Rubio, M. Rullán.
Título: Diseño de Circuitos Integrados IDDQ testables basados en celdas CMOS
Tipo de participación: comunicación
Congreso: IX Congreso de Diseño de CIs.
Lugar celebración Maspalomas (Gran Canaria), Fecha: 1994

Autores: M. Rullán, F.C. Blom, J. Oliver, C. Ferrer
Título: Testability Enhancement of Basic CMOS Cells
Tipo de participación: poster
Congreso: International Conference on Quality in Electronic Component, Failure Prevention, Detection and Analysis, and European Symposium on Reliability of Electronic Devices, Failure Physics and Analysis.
Lugar celebración: Bordeaux Fecha: 1993

Autores: M.Rullán, F.C.Blom, J.Oliver, C.Ferrer
Título: Testability Enhancement Using Physical Design Rules in a CMOS Cell Library
Tipo de participación:
Congreso: EUROMICRO'93 Conference. Barcelona.
Lugar celebración: Barcelona Fecha: 1993

Autores: M. Rullán, F.C. Blom, J. Oliver, C. Ferrer
Título: Reglas de Diseño para la testabilidad a nivel físico aplicadas a una biblioteca de celdas CMOS
Tipo de participación: comunicación
Congreso: VIII Congreso de Diseño de CIs.
Lugar celebración Málaga Fecha: 1993

Autores: M.Rullán, J. Oliver, C.Ferrer.
Título: Mejora de la testabilidad de una biblioteca de celdas CMOS utilizando técnicas de diseño para la testabilidad a nivel de layout
Tipo de participación:
Congreso: 2as Jornadas Técnicas del servicio MPC-CAD del CNM. Bellaterra. 1992.

Lugar celebración: Barcelona

Fecha: 1992

Autores: M. Rullán, J. Oliver, C. Ferrer.

Título: Análisis de la testabilidad de una biblioteca de celdas CMOS

Tipo de participación: comunicación

Congreso: VII Jornadas de Diseño de Cis.

Lugar celebración Toledo

Fecha: 1992

Autores: M. Rullán, J. Oliver, C. Ferrer

Título: Mejora de la testabilidad en una biblioteca de celdas MOS utilizando técnicas de diseño para el test a nivel de layout

Tipo de participación: comunicación

Congreso: 2ª Jornadas Técnicas del servicio MPC-CAD, organizadas por el C.N.M.

Lugar celebración Centro Nacional de Microelectrónica (Bellaterra) Fecha: 1992

Autores: M. Rullán, J. Oliver, C. Ferrer

Título: Fault Collapsing Using Optimal Layout in a CMOS Cell Library

Tipo de participación: poster

Congreso: Eighth European Workshop on Design for Testability, organizado por el European Subcommittee del IEEE Computer Society's Test Technology Technical Committee

Lugar celebración: : Brugge, Bélgica

Fecha: 1992

Autores: J.Oliver, J.Carrabina, C.Ferrer, E.Valderrama.

Título: Merging DFT Techniques in an Automatic Scan-path Environment

Tipo de participación:

Congreso: 6th European Workshop on Design for Testability (Holanda). Organizado por European Subcommittee of the IEEE Computer Society's Test Technology Technical Committee. 1988.

Lugar celebración: Holanda

Fecha: 1988

Autores: J.Carrabina, C.Ferrer, J.Oliver, E.Valderrama.

Título: Detection of stuck-on faults

Tipo de participación:

Congreso: 6th European Workshop on Design for Testability (Holanda).Organizado por European Subcommittee of the IEEE Computer Society's Test Technology Technical Committee. 1988.

Lugar celebración: Holanda

Fecha: 1988

Autores: C.Ferrer, J.Carrabina, J.Oliver, E.Valderrama.

Título: Switch-level automatic test pattern generator for CMOS complex functions

Tipo de participación:

Congreso: Fifth European Workshop on Design for Testability. Organizado por European Subcommittee of the IEEE Computer Society's Test Technology Technical Committee.

Lugar celebración: Castiglione della Pescaia (Italy)

Fecha: 1987

Autores: J.Carrabina, C.Ferrer, J.Oliver, E.Valderrama.

Título: Self-checking CMOS ALU using m-out-of-n codes

Tipo de participación:

Congreso: Fifth European Workshop on Design for Testability. Organizado por European Subcommittee of the IEEE Computer Society's Test Technology Technical Committee.

Lugar celebración: Castiglione della Pescaia (Italy)

Fecha: 1987

OTROS MÉRITOS O ACLARACIONES QUE SE DESEE HACER CONSTAR

Docencia reglada en Diseño de sistemas digitales y Diseño de circuitos integrados en las titulaciones de

- Ingeniería Informàtica de l'Escola Tècnica Superior d'Enginyeria: desde el curso 1987/88 a la actualidad
- Ingeniería Técnica en Informática de l'Escola Tècnica d'Informàtica de Sabadell: desde el curso 1992/93 a la actualidad
- Ingeniería Tècnica de Telecomunicacions, Sistemes Electrònics de l'Escola Tècnica Superior d'Enginyeria: desde el curso 2005/06
- Ingeniería Electrònica de l'Escola Tècnica Superior d'Enginyeria durante los cursos 1992/93 al 1999/2000

Cursos de doctorado en los que he participado de la opción Microelectrónica del Programa de Doctorado de Informática de la UAB

- C.Ferrer, J. Oliver. Modelización y simulación de sistemas integrados mixtos. Cursos 05/06, 04/05, 03/04. 3 créditos.
- J. Oliver, C.Ferrer. Microsistemas: Arquitectura y diseño. Cursos 05/06, 04/05, 03/04, 02/03, 01/02. 3 créditos.
- M.Rullan, C.Ferrer, J.Oliver. Diseño y test de circuitos integrados analógicos/digitales. Cursos 02/03, 01/02, 00/01, 99/00, 98/99. 3 créditos.
- / J. Oliver, E.Valderrama. Modelización y simulación de redes neurales biológicas. Cursos 01/02, 00/01, 99/00, 98/99. 3 créditos.
- / C.Ferrer, J. Oliver. Microsistemas. Cursos 99/00, 98/99, 97/98, 96/97, 95/96. 3 créditos.
- / J. Oliver, T.Osés. Diseño de Circuitos Integrados analógicos I. Cursos 97/98, 96/97. 3 créditos.
- / C.Ferrer, J. Oliver. Test analógico/digital. Cursos 97/98, 96/97, 95/96. 3 créditos.
- / C.Ferrer, J. Oliver. Diseño de Sistemas Electrónicos. Curso 95/96. 3 créditos.
- / C. Ferrer, J. Oliver. Diseño per la testabilidad. Cursos 91/92, 92/93, 93/94 y 94/95. 3 créditos.
- / C. Ferrer, J. Oliver. Test de Circuitos Mixtos. Cursos 93/94, 94/95. 3 créditos.
- / C. Ferrer, J. Oliver. Test d'ASICs. Curso 93/94. 3 créditos.
- / C. Ferrer, J. Oliver. Simuladores. Cursos 91/92 y 92/93. 3 créditos.

Dirección de tesinas.

- Raúl Aragonés. *Sistema de adquisición de datos autoadaptativo para una arquitectura distribuida de sensores, utilizando conversión frecuencia a código en una plataforma PSoC*. Programa de Doctorado de Informática (Opción Microelectrónica). 2004. Calificación: Matrícula de Honor.
- Octavian Mocanu. *GENESIS as a Neural Simulator. Temporal Influence on Action Potential Generation*. Programa de Doctorado de Informática (Opción Microelectrónica). 1998. Calificación: Sobresaliente.
- David Marín. *Power and data transmitters for transcutaneous links*. Programa de Doctorado de Informática (Opción Microelectrónica). 1997. Calificación: Matrícula de Honor.
- Xavier Manyer. *Metodologia de Disseny de PCBs en l'entorn Mentor Graphics*. Programa de Doctorado de Informática (Opción Microelectrónica). 1996. Calificación: Matrícula de Honor.
- Mercedes Rullán. *Equipo de test de ASICs basado en el DAS 9100*. Programa de Doctorado de Informática (Opción Microelectrónica). 1989. Calificación: Sobresaliente.

Cargos académicos:

- Vicedirector de Estudios de la Escuela Superior de Ingeniería de la UAB. Desde noviembre de 2001 a Octubre 2005.
- Coordinador de Titulación de la Sección de Ingeniería Informática de la Universitat Autònoma de Barcelona desde Mayo 1996 a Octubre 2005.
- Coordinador Adjunto de la Sección de Ingeniería Informática de la Universitat Autònoma de Barcelona. Mayo 1995 a Abril de 1996.
- Coordinador de la Opción Microelectrónica del Programa de Doctorado de Informática de la Universidad Autònoma de Barcelona desde 1996